Основные понятия и определения

<u>Интегральный триггер</u> - триггер, реализованный на основе интегральных микросхем (ИМС) или логических элементов (ЛЭ)

Классификация:

1. В зависимости от базового ЛЭ:

И-НЕ;

ИЛИ-НЕ

2. По способу записи сигналов

- синхронные(тактируемые). (Сигналы на информационных входах воздействуют на триггер только при наличии разрешающего сигнала на тактовом входе);
- асинхронные (нетактируемые) (Асинхронные - изменение состояния происходит непосредственно с приходом управляющих сигналов);
- универсальные.