

Схема материнской платы

Северный мост (системный контроллер) — обеспечивает подключение ЦПУ (**CPU**) к узлам, использующим высокопроизводительные шины: ОЗУ (**RAM**), графический контроллер (**AGP**).

Периферийные низкоскоростные устройства **Южного моста** самостоятельно обращаются к RAM.

По шинам - многоканальная, двухсторонняя передача данных (2, 4... 32 каналов). Исходные данные (непосредственно данные, их адреса и команды управления IRQ, DMA...) разбиваются на пакеты и передаются по параллельным каналам (в каждом канале последовательно - аналог сетей).

Такая шина позволяет увеличивать производительность ПК пропорционально частоте CPU.

Частота шин (**FSB**, сотни МГц), разрядность данных (32, 64 бита), адресов (32 бита => 4 Гбайта)

