Ситуации в MMU

• ситуации для отдельных инструкций:

- возникновение исключительных ситуаций
- промахи/попадания в кэшах разных уровней, в TLB
- кэшируемые/некэшируемые обращения в память
- отображаемые/неотображаемые вирт.адреса

• ситуации для цепочек инструкций:

- чтение регистра после записи в него
- обращения по одинаковым/разным физическим/виртуальным адресам
- чтение после записи ячейки памяти
- одинаковые/разные страницы вирт.памяти
- одинаковые/разные строки кэш-памяти
- запись/чтение совместно с исключит.ситуациями

25 ²⁵