

Шина LPC

LPC (Low Pin Count) – специализированная системная периферийная шина, предназначенная для подключения Legacy-устройств. Была разработана в 1992 году корпорацией Intel. Призвана заменить шину ISA, сохранив программную совместимость для системных и периферийных устройств, входящих в архитектуру IBM PC XT/AT.

Шина является синхронной параллельной, мультиплексированной, с разрядностью 4 бита. Обычно используется для подключения единственного физического устройства – моста Super I/O, также может поддерживать IO-контроллеры, BIOS Firmware, аудиокодеки .

Разъемов и карт расширения не существует.