

## (продолжение)

ADDR – адрес, не используется в операциях DMA:

- Занимает 4 такта для портов и 8 тактов для адреса памяти
- Первым передается старший полубайт: Addr[31:28]->Addr[3:0]
- Подается хостом, кроме операций Bus Master

TAR – цикл передачи управления, при чтении или операции Bus Master, занимает 2 такта

DATA – передача данных, 2 такта (кроме DMA), младшим полубайтом вперед: Data[0:3]->Data[7:4]

Sync – сигнал холостого хода, подается устройством, кроме случаев Bus Master:

- 0000 – конец холостого хода, последний такт
- 0101 – нормальный холостой такт
- 0110 – длительный холостой ход
- 1010 – ошибка
- 1001 – DMA канал еще содержит данные